

HPM6750

HPM6750 ADC EVK 用户使用手册

目录

表格目录 3

第一章 HPM6750 ADC EVK 简介 5

第二章 硬件电路 6

2.1 系统架构 6

2.2 电路模块介绍 6

第三章 软件开发套件 11

3.1 简介 11

3.2 HPM_APP快速使用指南 12

第四章 版本信息 16

第五章 免责声明 17

附件一：HPM6750_ADC_EVK原理图 18

附件二：HPM6750_ADC_EVK PCB Layout 33

表格目录

表 1：主要器件位号对应器件功能名称..... 5

表 2：JTAG接口 8

表 3：版本信息..... 16

图片目录

图 1 : 顶层器件位置图	5
图 2 : HPM6750 ADC EVK功能框图.....	6
图 3 : HPM6750 ADC EVK 电源拓扑	6
图 4 : HPM6750 ADC EVK 基准源电路.....	7
图 5 : DC电源连接板卡示意	7
图 6 : 插入U盘到USB0端口.....	8
图 7 : 设备管理器中查看端口号	9
图 8 : HPM6750 ADC EVK ADC输入通道0电路	9
图 9 : 测试连接示意图	10
图 10 : HPM_APP应用支持包架构示意	11
图 11 : HPM_APP 内容	11
图 12 : 安装Segger Embedded Studio For RISC-V	12
图 13 : 把hpm_app文件夹拷贝到sdk_env_v1.2.0目录下	13
图 14 : 在hpm_sdk下的Cmakelist.txt中添加路径.....	13
图 15 : 打开 sdk prompt	14
图 16 : 生成目标板卡应用程序工程	14
图 17 : Segger Embedded Studio sinad工程.....	15
图 18 : Segger Embedded Studio 编译 sinad 工程	15
图 19 : Segger Embedded Studio 修改GDB server配置	15

第一章 HPM6750 ADC EVK 简介

HPM6750 ADC EVK 板的器件位置如图1所示。表 给出了器件位置对应器件的名称。

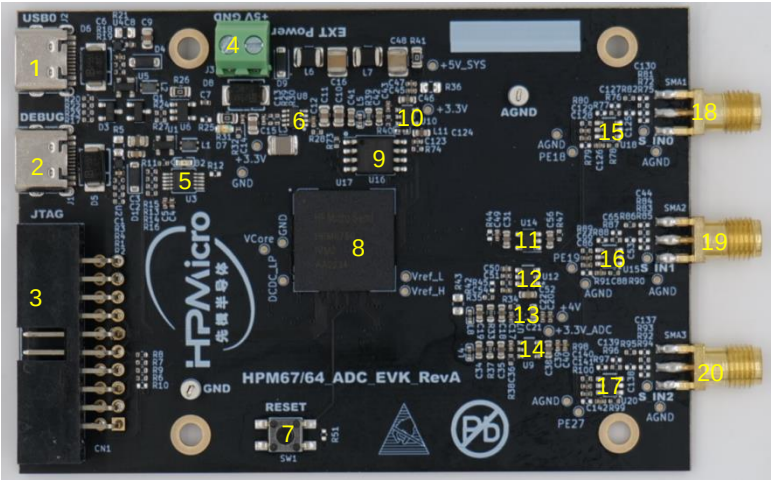


图 1：顶层器件位置图

表 1：主要器件位号对应器件功能名称

序号	名称	序号	名称
1	USB0 TYPC 接口	2	Type-C DEBUG 接口
3	JTAG DEBUG接口	4	5V DC输入接口
5	USB转Uart芯片	6	DCDC芯片
7	RESET按键	8	HPM6750 IVM2
9	NorFlash	10	LD0 (3. 3V)
11	运算放大器	12	电压基准源
13	LD0 (4. 2V)	14	LD0 (3. 3V)
15	运算放大器	16	运算放大器
17	运算放大器	18	SMA ADC输入接口
19	SMA ADC输入接口	20	SMA ADC输入接口

第二章 硬件电路

HPM6750EVK 电源输入由Debug Type-C接口、USB0 Type-C接口或由J3外部电源接口提供，供电不能超过 5.5V，防止过压导致板上器件损坏。

2.1 系统架构

HPM6750_ADC_EVK 系统架构如图 2。

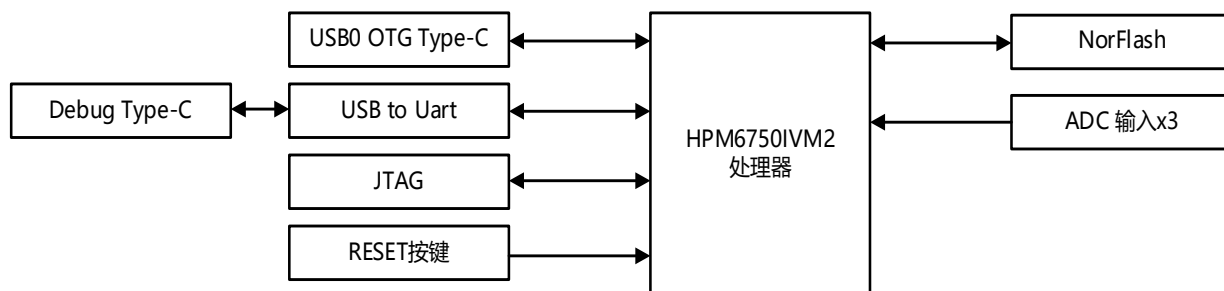


图 2：HPM6750 ADC EVK功能框图

2.2 电路模块介绍

2.2.1 电源

HPM6200EVK具有三种供电方式，可以选择Debug USB Type-C 或 USB0 OTG Type-C接口或者外部DC电源来为整板供电，供电电压不能超过5.5V，电源架构如图3所示：

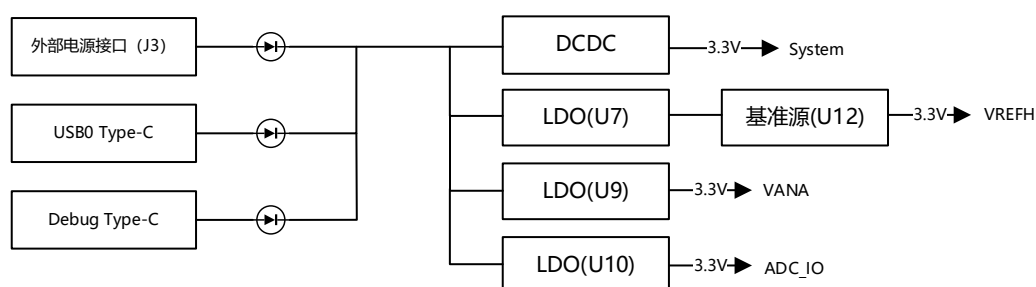


图 3：HPM6750 ADC EVK 电源拓扑

U9和U10为LDO芯片，型号均为TPS7A2033PDBVR，该芯片具有高PSRR（1KHz时为95dB），低输出电压噪声（7 μ VRMS）特点，分别为VANA和ADC_IO提供电源。

U7为LDO芯片，型号为：TPS7A2042PDQNR，输出电压为4.2V，给基准源和运算放大器提供低噪声电压源。

U12为ADC外部基准源，型号为：REF3433IDBVR，该芯片是低温漂（6ppm/°C）、低功耗、高精度 CMOS 电压基准，具有 $\pm 0.05\%$ 初始精度、低运行电流以及小于 95 μ A 的功耗。该器件还提供 3.8 μ Vp-p/V 的超低输出噪声，

这使得它在用于噪声关键型系统中的高分辨率数据转换器时能够保持较高的信号完整性。该芯片输出连接MCU VREFH引脚。

U14为放大器构成的缓冲器，型号为OPA350，U12的输出经过RC滤波器接U14输入，U14输出连接MCU VREFH，其作用是降低基准噪声和增加ADC基准源驱动能力。电路图如图4所示：

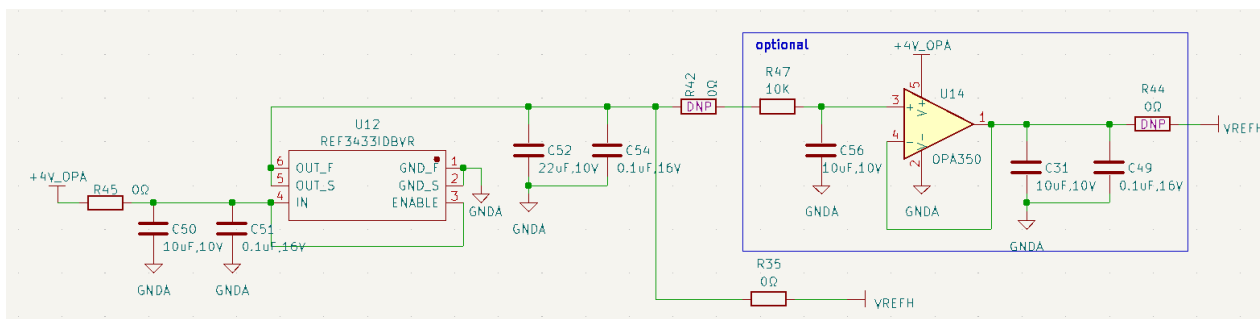


图 4：HPM6750 ADC EVK 基准源电路

注意：默认状态下，R42断开，R35为0Ω电阻，即，默认状态下ADC基准源由U12直接提供，如果用户需要使能U14缓冲电路，需要把R35断开，R42接0Ω电阻，同时需要把R44接0Ω电阻。

如果用户需要外接DC电源作为电源输入时，可接外部DC到J3接线柱上，同时确保外部DC电源电压为 $5V \pm 0.5V$ 范围内，以确保板卡不被损坏和正常工作。

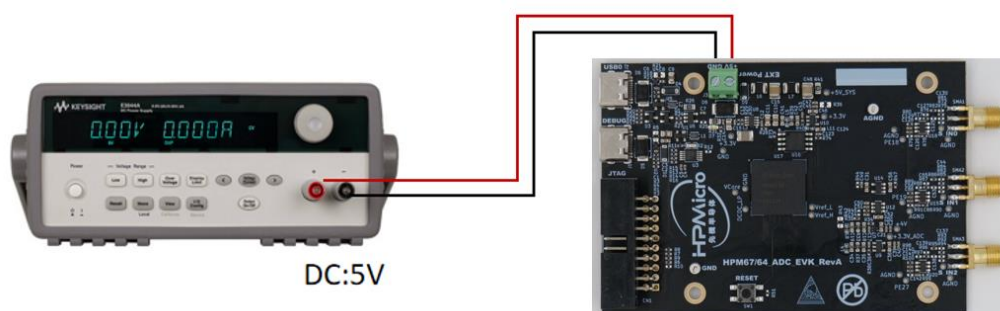


图 5：DC电源连接板卡示意

2.2.2 JTAG接口

HPM6750 ADC EVK提供20Pin牛角插座JTAG接口 (CN1) 连接芯片的DEBUG口，引脚分布如表2所示。

表 2: JTAG接口

功能	物理管脚		功能
VREF	1	2	VREF
TRST	3	4	GND
TDI	5	6	GND
TMS	7	8	GND
TCK	9	10	GND
NC	11	12	GND
TDO	13	14	GND
NC	15	16	GND
NC	17	18	GND
NC	19	20	GND

2.2.3 FLASH

U16 是 HPM6750 ADC EVK 板上的 NOR FLASH 器件, 4 位数据线, 容量 128Mb, 封装 SOP8 208mil。型号为 MX25L12833FM2I-10G。

2.2.4 USB 接口

J2 是 HPM6750 ADC EVK 板上的 USB 接口, 连接器类型是 Type-C, 支持 USB 2.0 OTG, 用户可通过转接线连接U盘进行ADC数据采集存储。如图6所示:

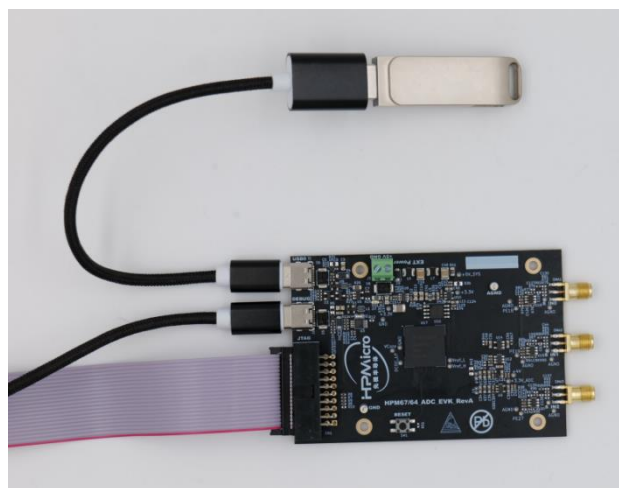


图 6: 插入U盘到USB0端口

2.2.5 DEBUG接口

J1 是 HPM6750 ADC EVK 板上的 USB转Uart接口, 连接器类型是 Type-C, 通过U3 CH340E 芯片连接MCU Uart0接口, 用户可连接该接口到PC串口工具进行debug或打印ADC数据。注意: 使用该接口时需要安装CH340驱动, 安装完成后连接到PC时在设备管理器中可以看到端口号, 如图7所示:

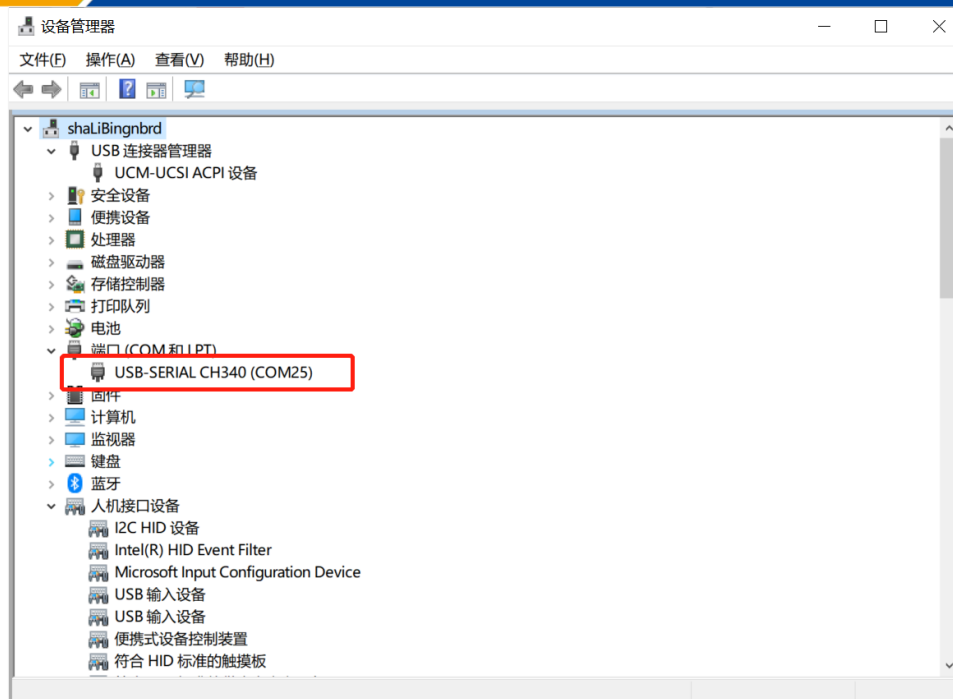


图 7：设备管理器中查看端口号

2.2.6 按键

SW1是板上的 RESET按键，用户可通过 RESET 按键对 MCU 进行外部复位。

2.2.7 ADC 接口

SMA1, SMA2, SMA3 是 HPM6750 ADC EVK 板上的 3 个ADC输入接口，默认状态下分别通过49.9Ω电阻连接至MCU PE18, PE19, PE27引脚。同时HPM6750 ADC EVK板上自带三路ADC驱动器，位号分别为：U18, U15, U20，型号均为OPA625IDBVR，为ADC提供信号缓冲驱动，默认状态下驱动器不工作，信号直接连接至MCU ADC管脚。如图8所示：

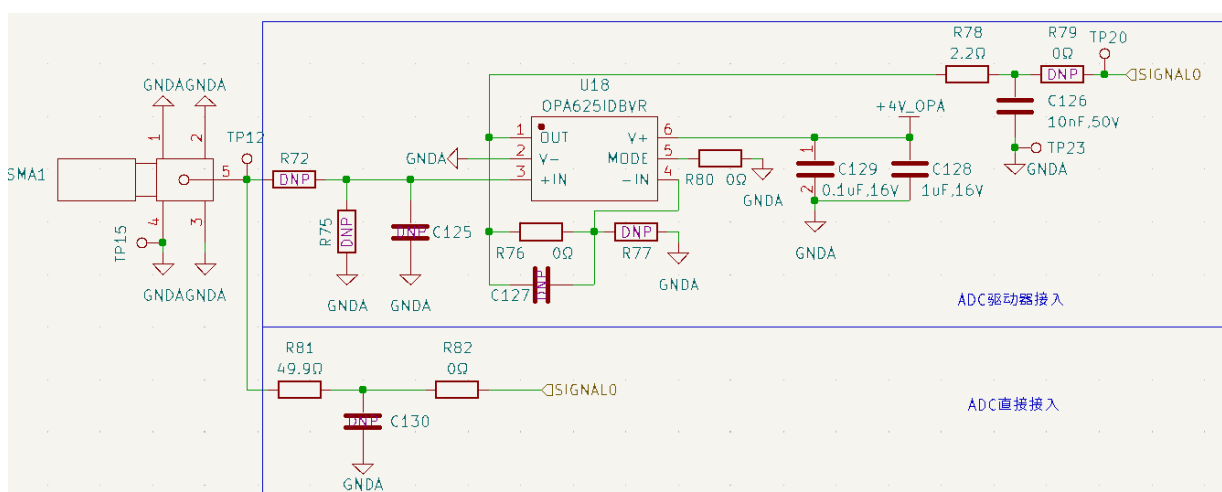


图 8：HPM6750 ADC EVK ADC输入通道0电路

以其中一路ADC输入为例，如果用户需要使能ADC驱动器，则需要把R72和C125分别接合适的电阻和电容组成RC滤波器，R79接0Ω电阻，同时需要把R81断开。此时信号经过RC滤波器输入到U18 +IN脚，U18 -IN脚接输出形

成电压跟随，其增益为1，最终通过R78和C126组成的RC输出到ADC引脚。用户还可以通过调节R76和R77阻值来调节增益。

在测试时需要一根射频连接线连接信号源与板卡的SMA接口，如图9所示：

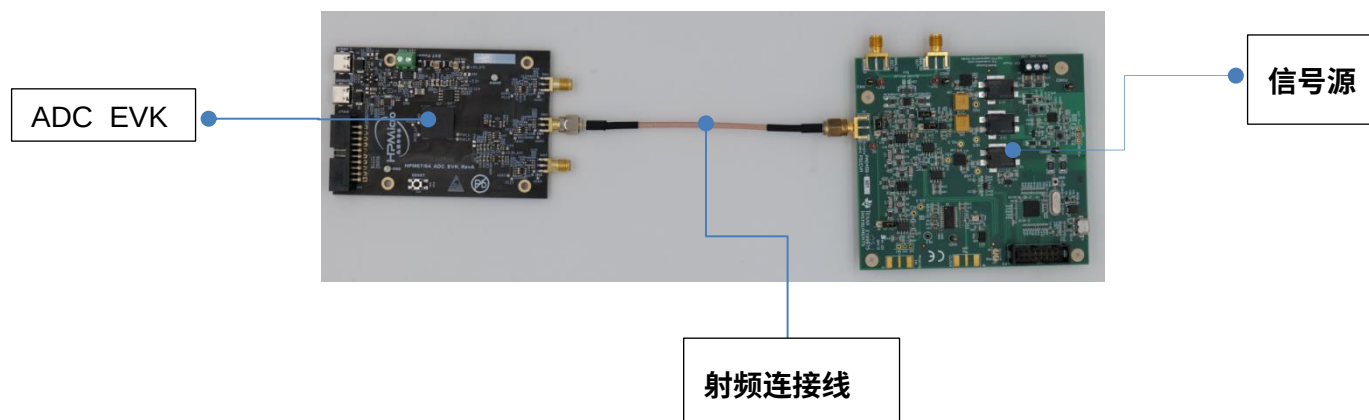


图 9：测试连接示意图

第三章 软件开发套件

3.1 简介

HPM_APP（HPM 应用程序支持包）是基于 HPM SDK框架开发的针对典型应用的软件例程集合。包含了先楫半导体推出的各个典型应用例程，例如：HPM6200四电机应用，HPM6750高精度16位ADC应用等。

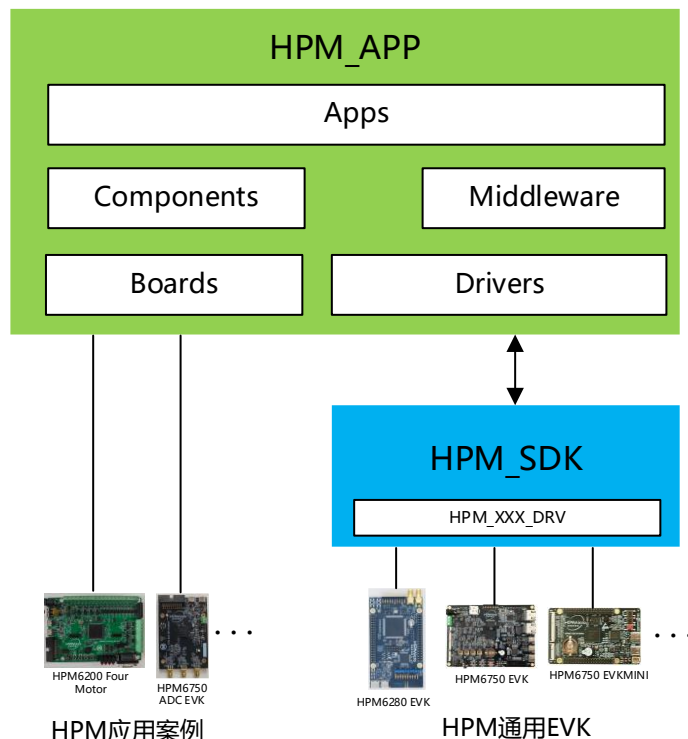


图 10: HPM_APP应用支持包架构示意

在hpm_app目录下，有以下内容：

Windows (C:) > HPM > SDK > sdk_env_v1.2.0 > hpm_app >				
名称	修改日期	类型	大小	
apps	2023/7/13 13:43	文件夹		
boards	2023/7/13 13:43	文件夹		
components	2023/7/13 13:43	文件夹		
docs	2023/7/13 13:43	文件夹		
middleware	2023/7/13 13:43	文件夹		
services	2023/7/13 13:43	文件夹		
tools	2023/7/13 13:43	文件夹		
.gitignore	2023/7/4 11:58	文本文档	1 KB	
CMakeLists.txt	2023/7/4 11:58	文本文档	1 KB	
README.md	2023/7/4 11:58	Markdown 源文件	1 KB	

图 11: HPM_APP 内容

1. apps文件夹包含了多个应用例程。

2. boards文件夹下包含了多个应用板卡支持包，用户可在先辑官方地址下载对应应用板卡相关硬件资料。
3. components文件夹下是hpm_app所需的各个组件。
4. docs下是相关文档。
5. middleware下是hpm_app所需的中间件。
6. services文件夹下是各个services代码。
7. tools文件夹下是工具。

3.2 HPM_APP快速使用指南

1. 下载并安装Segger Embedded Studio For RISC-V。

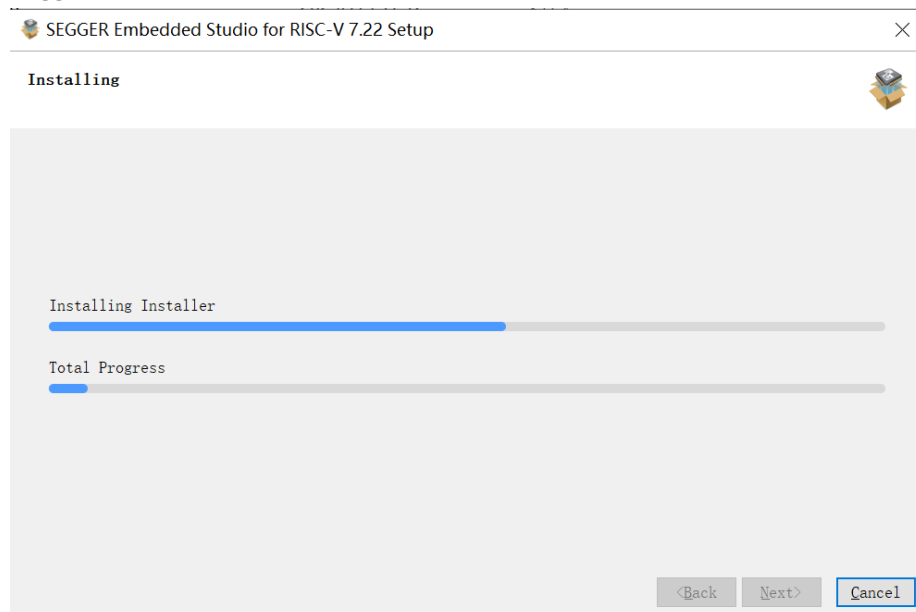


图 12: 安装Segger Embedded Studio For RISC-V

2. 下载sdk_env_vx.x.x.zip压缩包后解压（sdk_env版本需要v1.2.0以上，本文以sdk_env_v1.2.0为例）。
Note: 解压目标路径中只可包含英文字母以及下划线，不可包含空格、中文等字符。
3. 下载hpm_app_vx.x.x.zip压缩包后解压到当前文件夹，打开解压后的文件夹，把hpm_app文件夹整体拷贝到sdk_env_v1.2.0目录下，如图13所示：

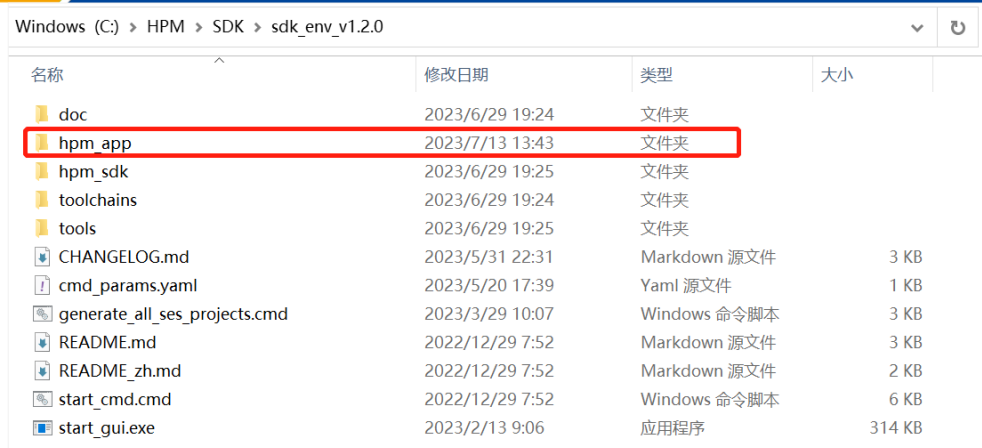


图 13: 把hpm_app文件夹拷贝到sdk_env_v1.2.0目录下

4. 在hpm_sdk下(注意不是hpm_app)的Cmakelist.txt中添加
add_subdirectory(..../hpm_app ../hpm_app/build_tmp), 如图14所示。



图 14: 在hpm_sdk下的Cmakelist.txt中添加路径

5. 双击打开 sdk_env_v1.2.0下 start_cmd.cmd, 该脚本将打开一个 Windows command prompt (以下将此 Windows cmd prompt 简称为 sdk prompt), 如果之前步骤配置正确, 将会看到图15所示, 以下演示如何创建针对hpm6750_adc_evk的应用工程。

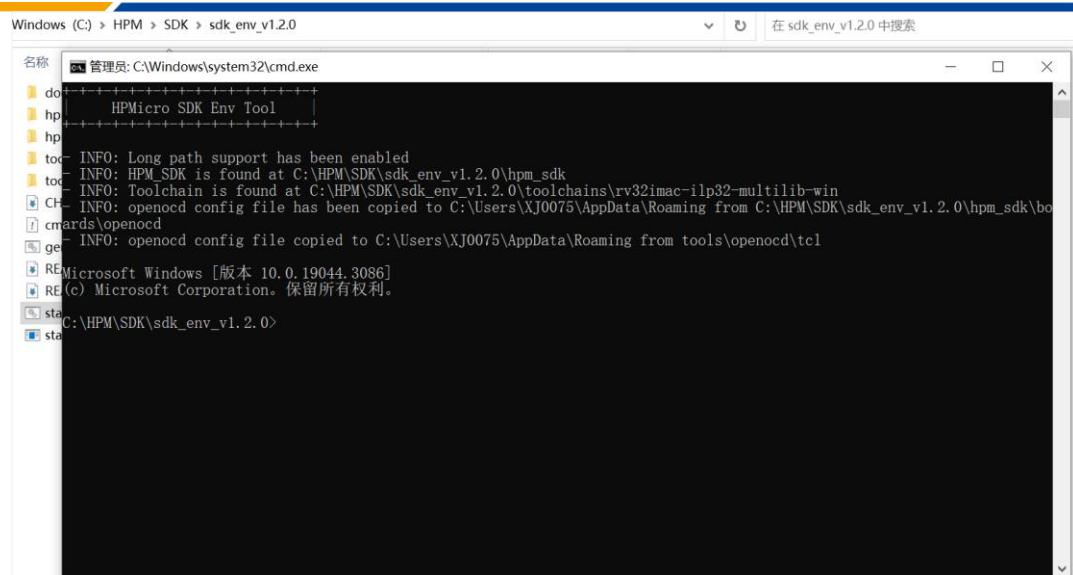


图 15: 打开 sdk prompt

6. 在命令行中切换路径至 hpm_app下的具体的一个示例程序，以 adc16_sinad为例。

```
> cd ./hpm_app/apps/adc/adc16_sinad
```

```
> 回车
```

7. 生成目标板卡代码工程，在命令行中输入：

```
> generate_project -x C:\HPM\SDK\sdk_env_v1.2.0\hpm_app\boards -b hpm6750_adc_evk
```

```
> 回车
```

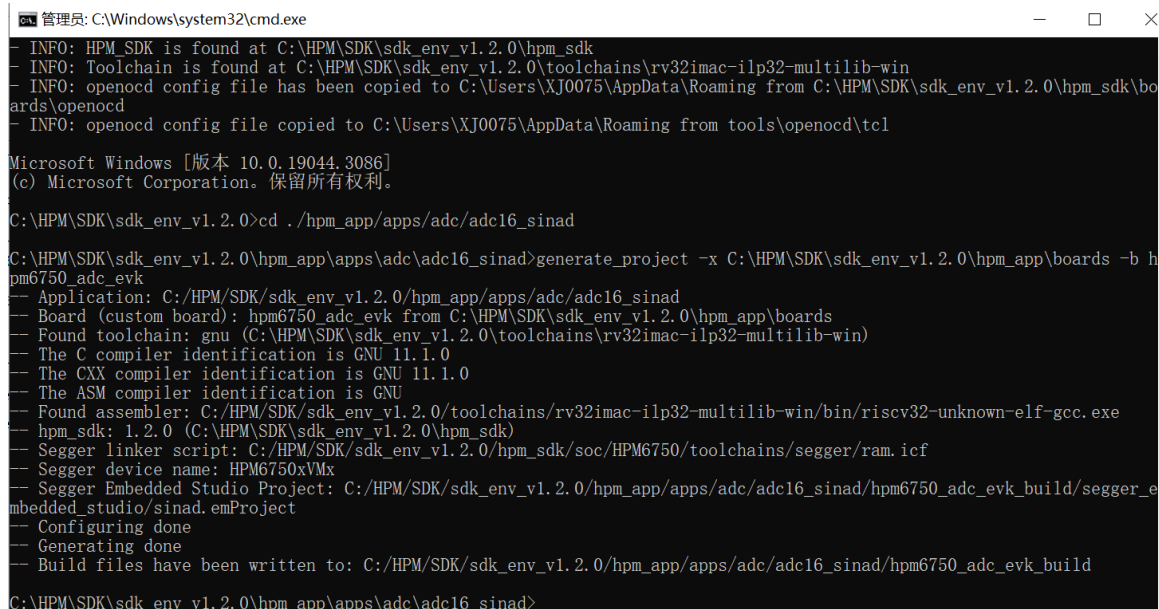


图 16: 生成目标板卡应用程序工程

8. 当前目录下将生成名为 hpm6750_adc_evk_build 的目录。该目录下 segger_embedded_studio 的目录中可找到 Segger Embedded Studio 的工程文件 sinad.emProject，双击可打开该工程。

1.2.0 > hpm_app > apps > adc > adc16_sinad > hpm6750_adc_evk_build > segger_embedded_studio				
名称	修改日期	类型	大小	
sinad.emProject	2023/7/13 14:46	SEGGER Embedded...	14 KB	
sinad.emSession	2023/7/13 14:46	EMSESSION 文件	1 KB	

图 17: Segger Embedded Studio sinad工程

9. 使用 Segger Embedded Studio 打开sinad 工程即可进行编译。

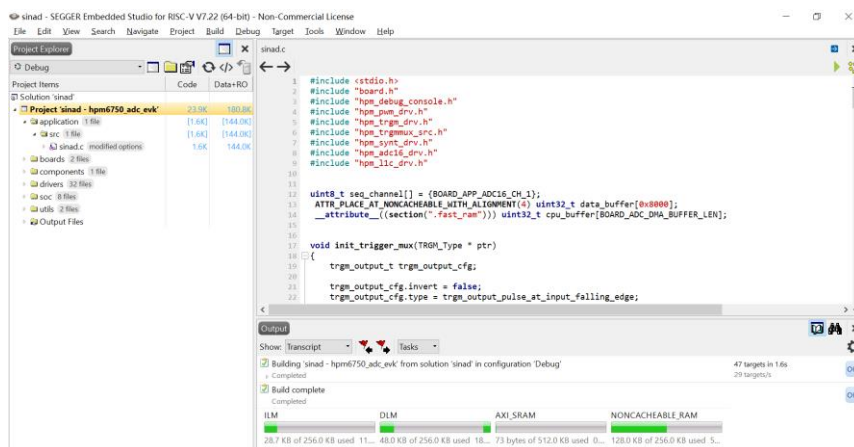


图 18: Segger Embedded Studio 编译 sinad 工程

10. 编译完成后右击工程，选择“Options”，在左侧栏“Debug”下选择GDB Server，在GDB Server Command Line中修改为如下所示配置。

Note: cmsis_dap.cfg只针对cmsis-dap调试器，其他调试请按照《HPM6750EVK用户使用手册》中描述修改相应的配置文件。

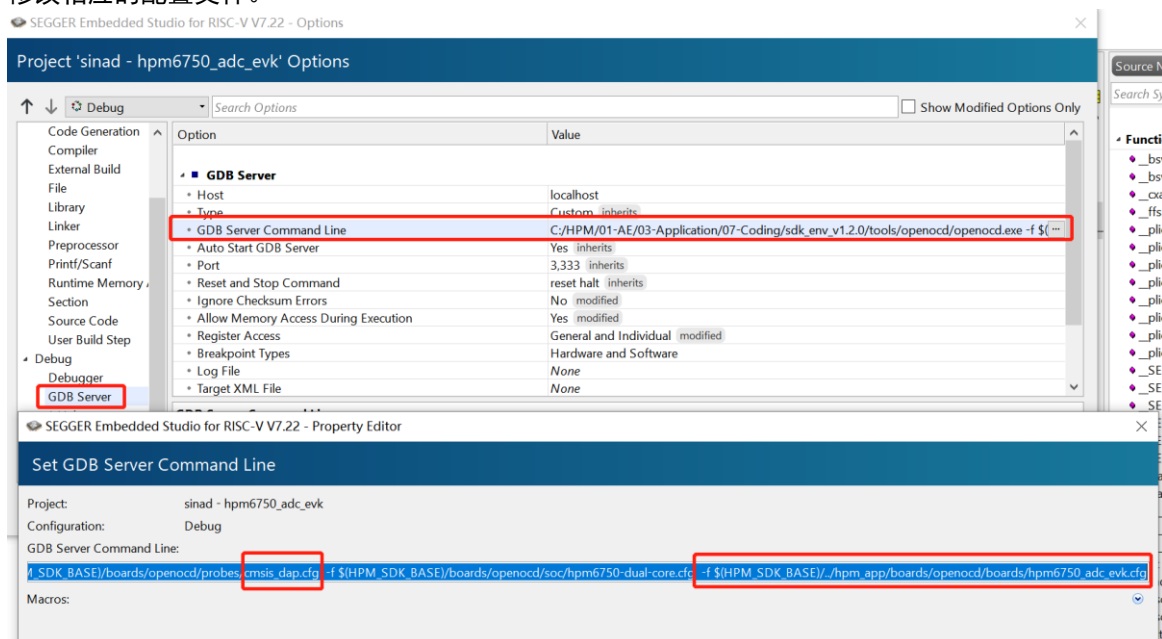


图 19: Segger Embedded Studio 修改GDB server配置

11. 完成以上操作后即可开始运行程序。

第四章 版本信息

表 3：版本信息

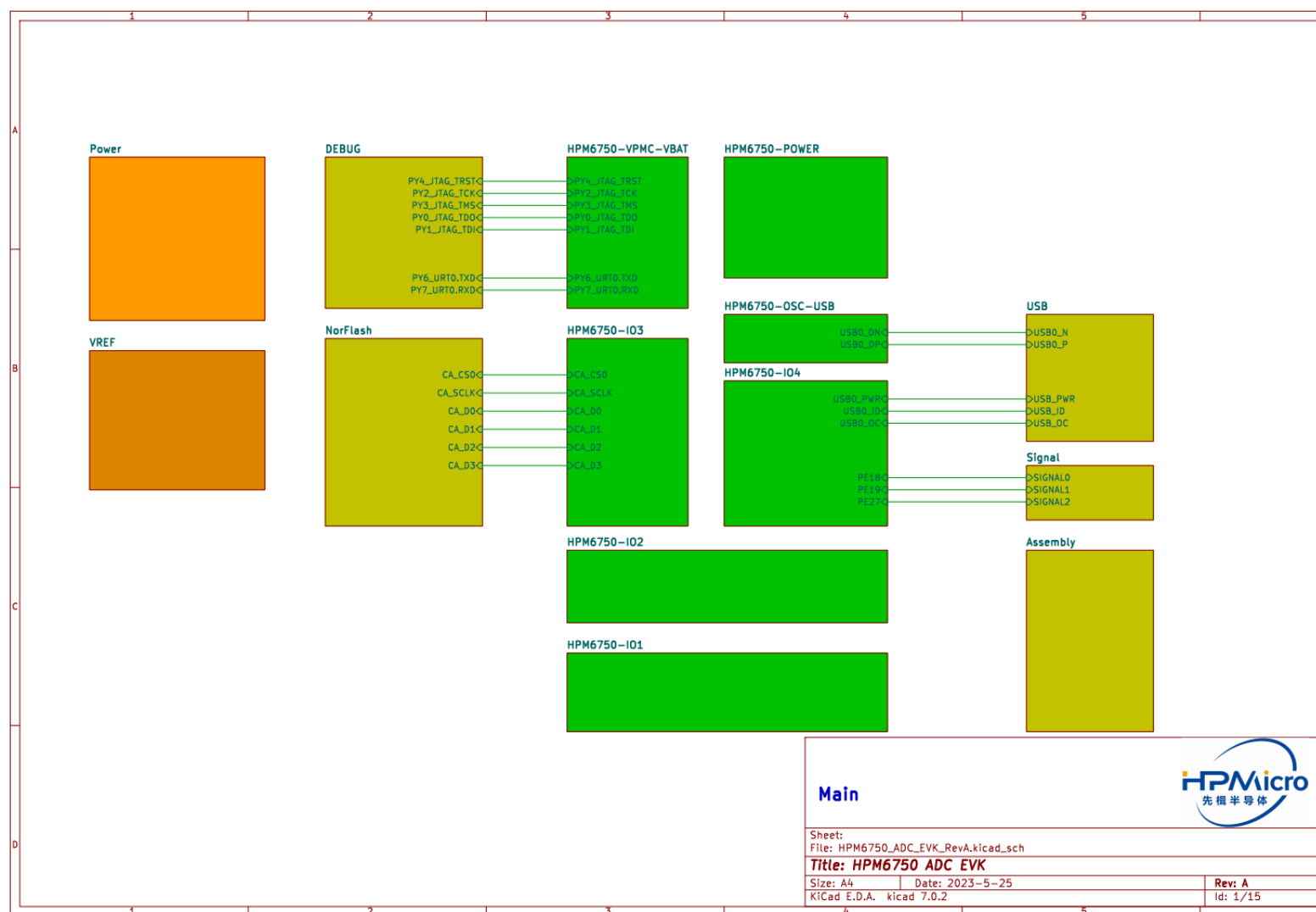
日期	版本	描述
Rev1.0	2023/07/13	初版发布。

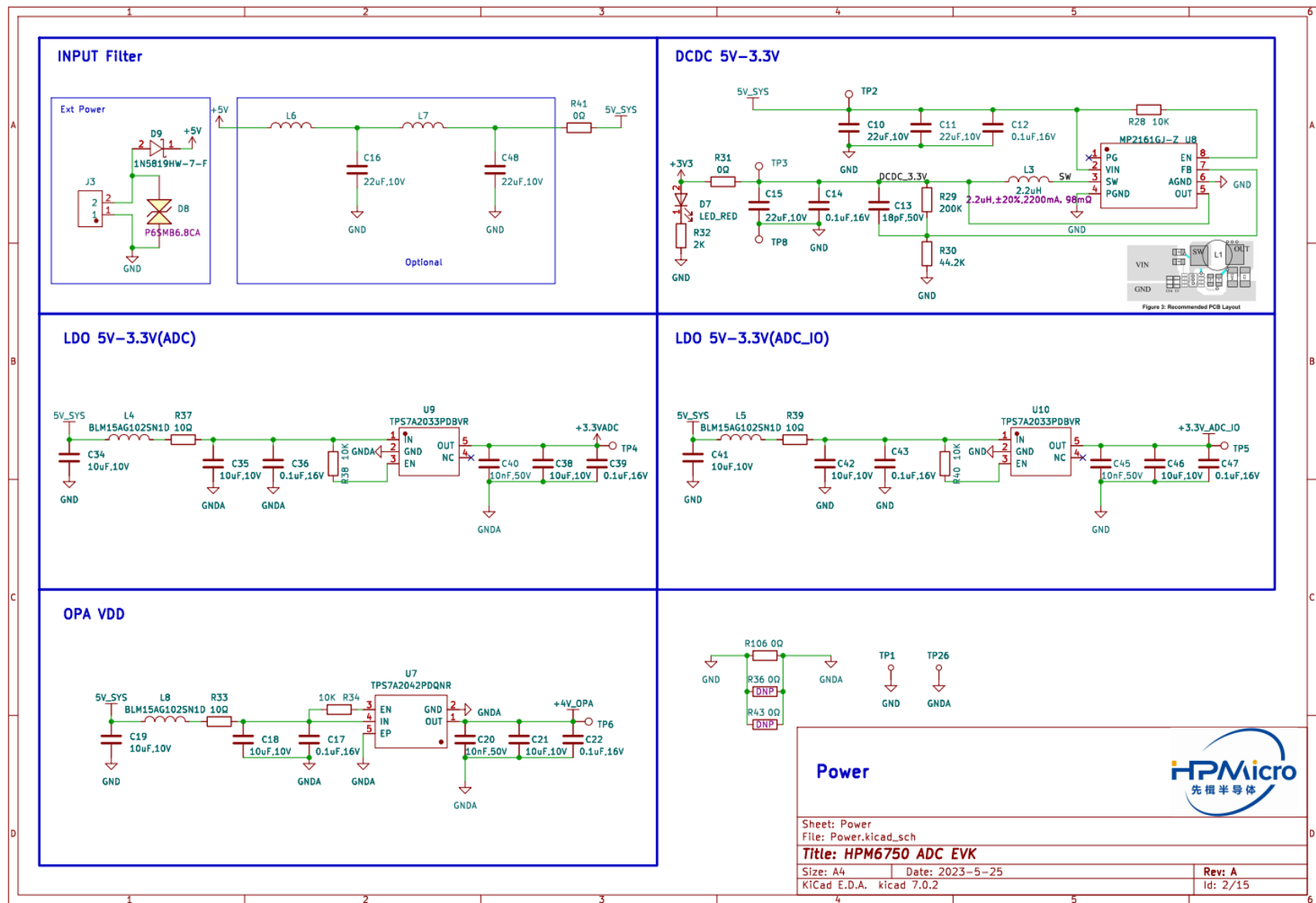
第五章 免责声明

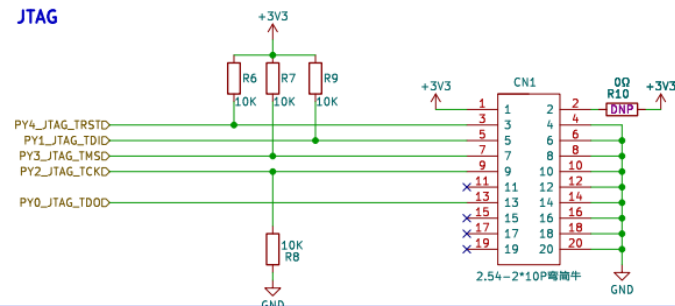
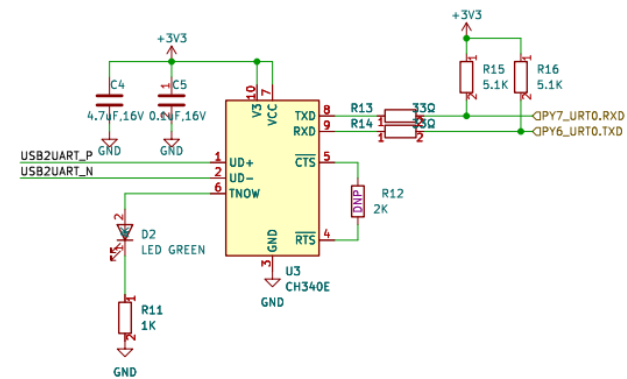
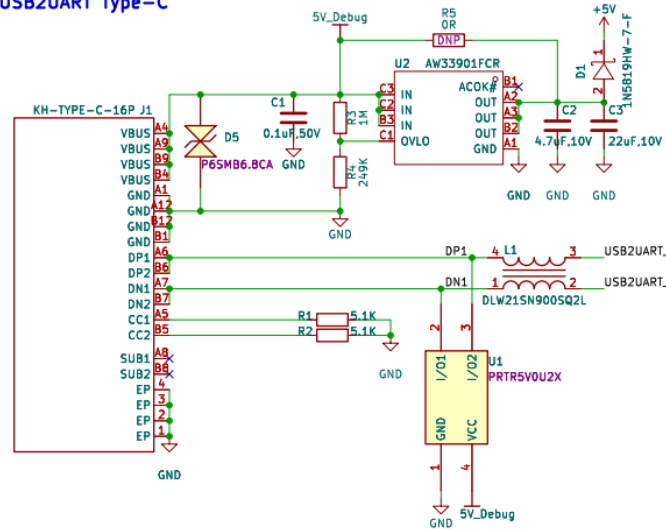
上海先楫半导体科技有限公司（以下简称：“先楫”）保留随时更改、更正、增强、修改先楫半导体产品和/或本文档的权利，恕不另行通知。用户可在先楫官方网站 <https://www.hpmicro.com> 获取最新相关信息。

本声明中的信息取代并替换先前版本中声明的信息。

附件一：HPM6750_ADC_EVK原理图





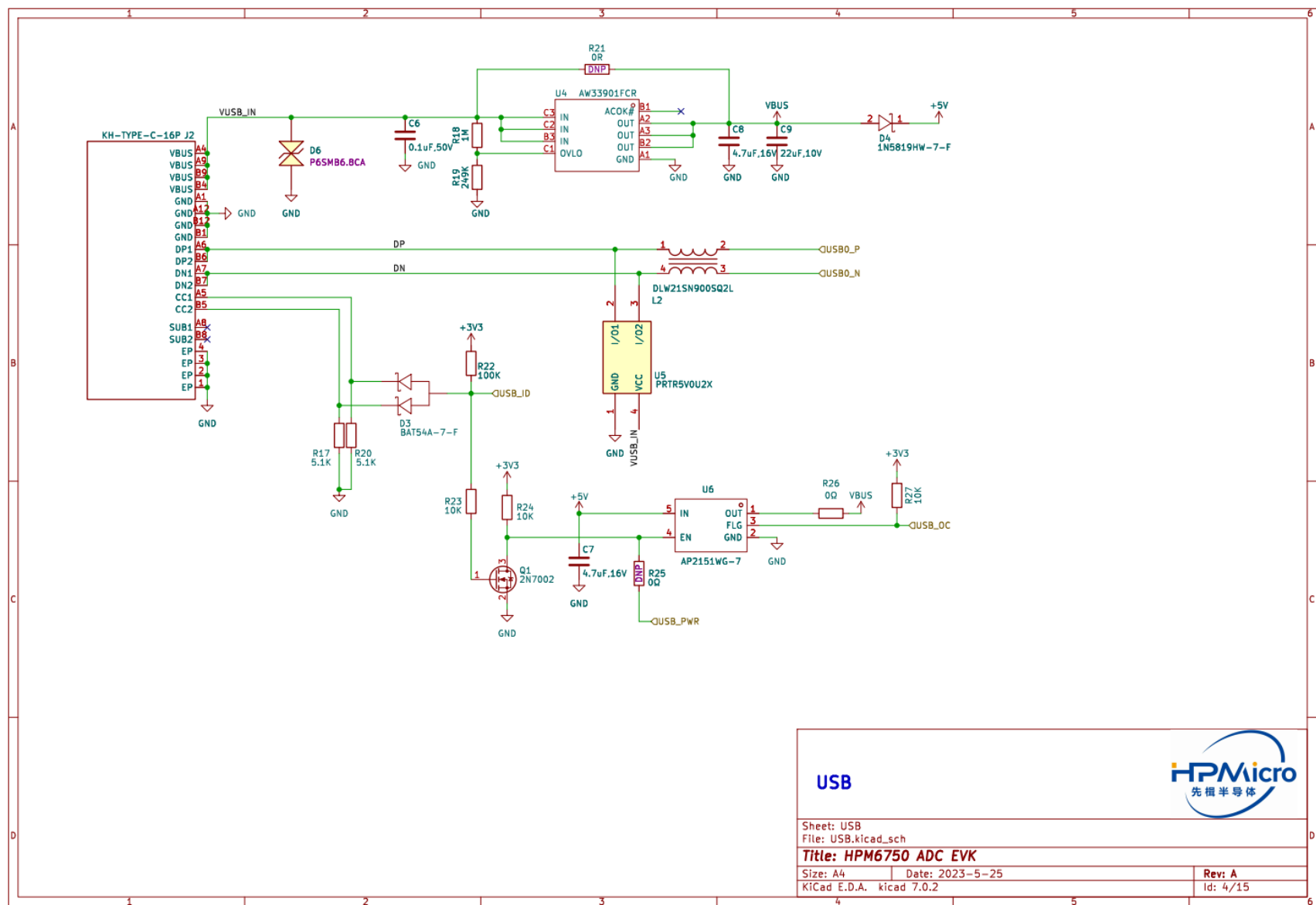


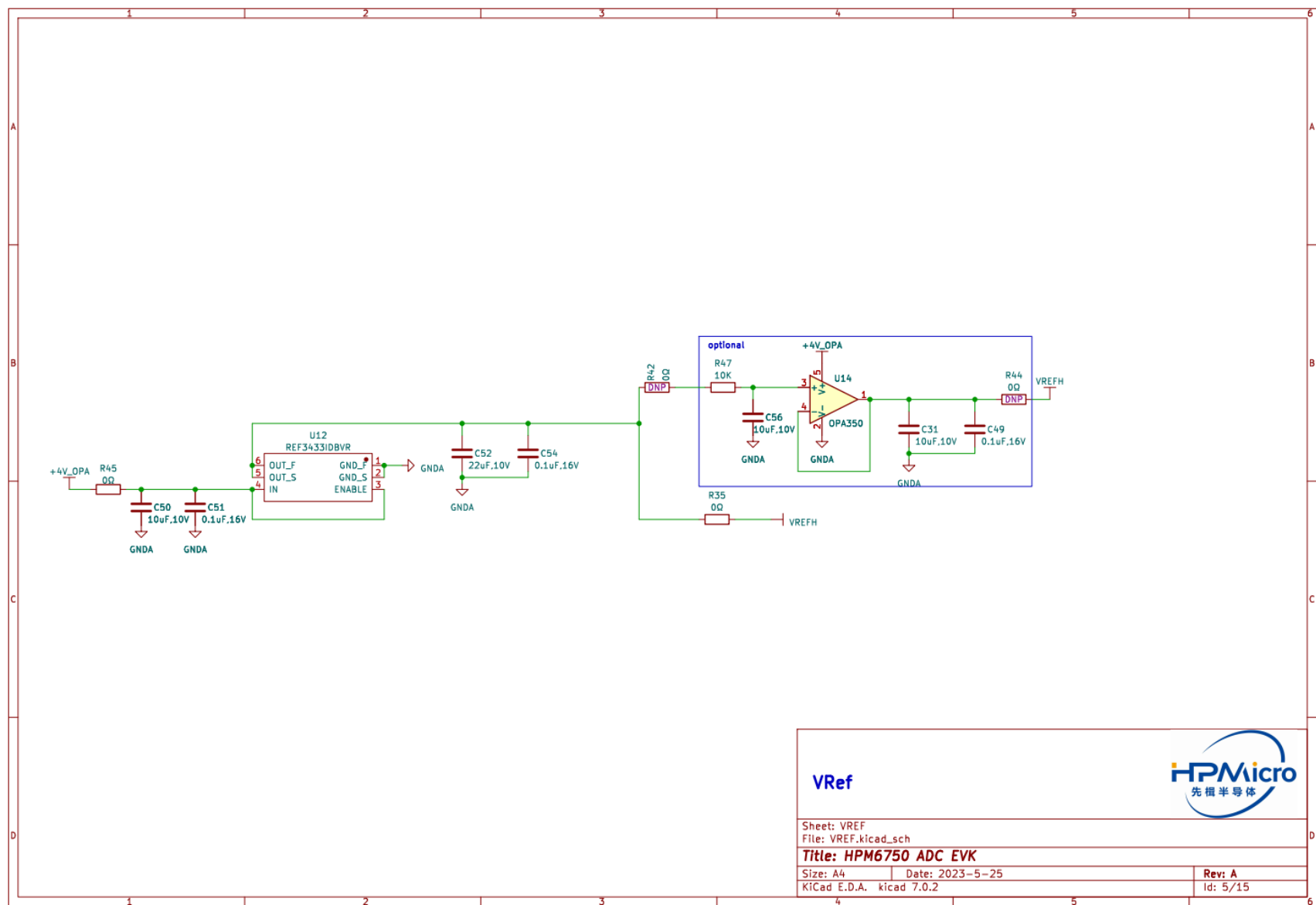
File: DEBUG.kicad_sch

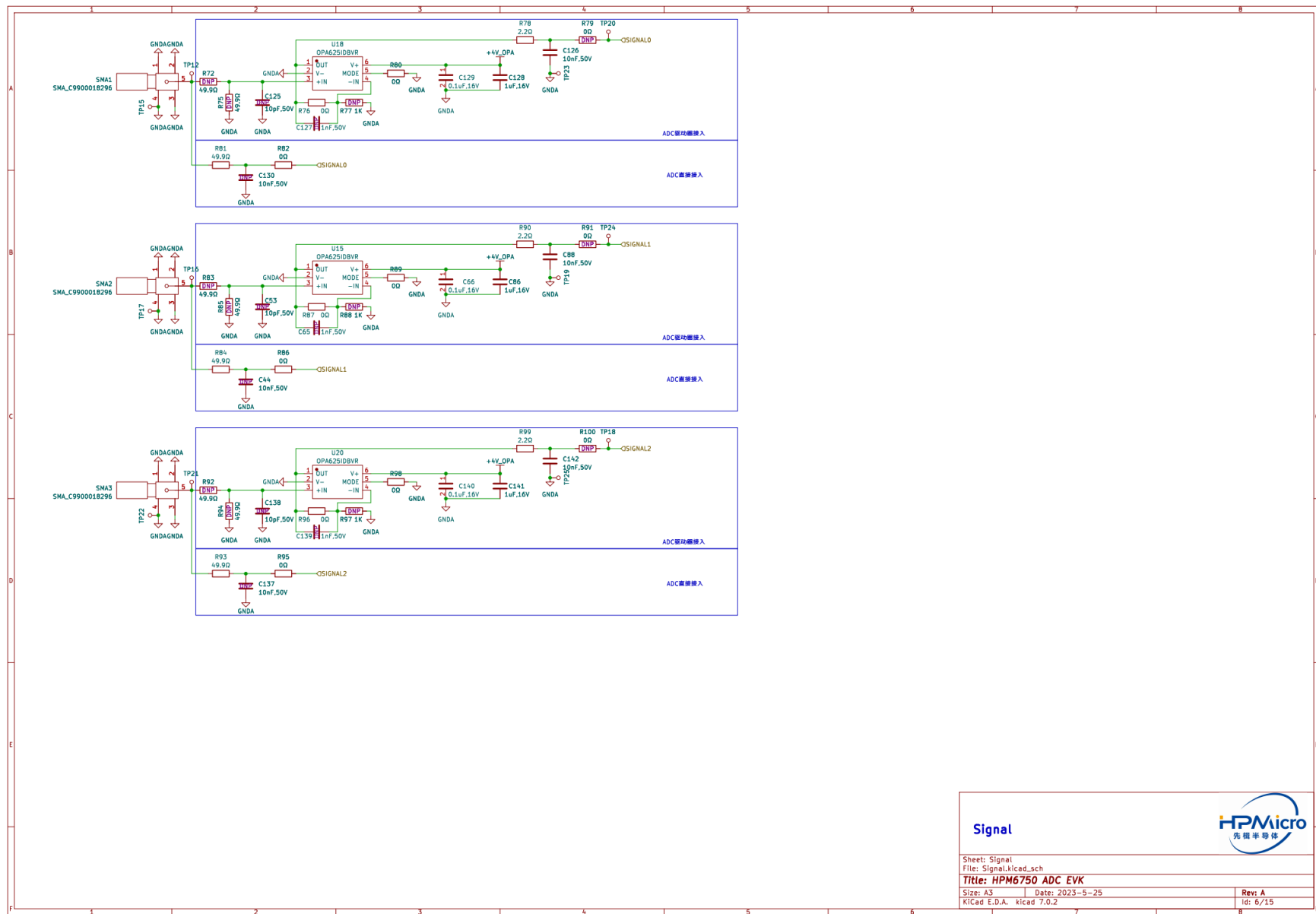
Size: A4	Date: 2023-5
----------	--------------

Rev: A

REV: A
Id: 3/15





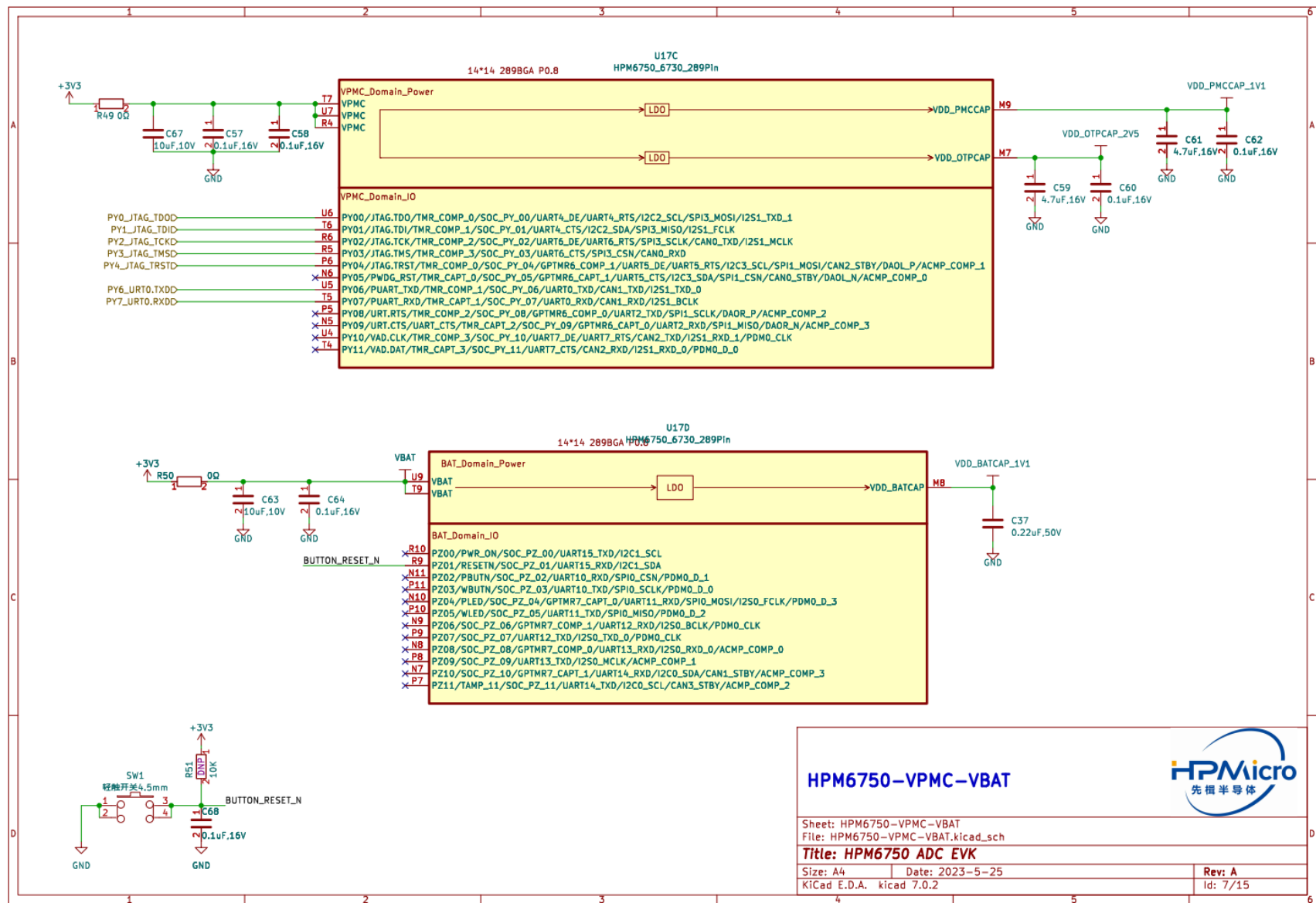


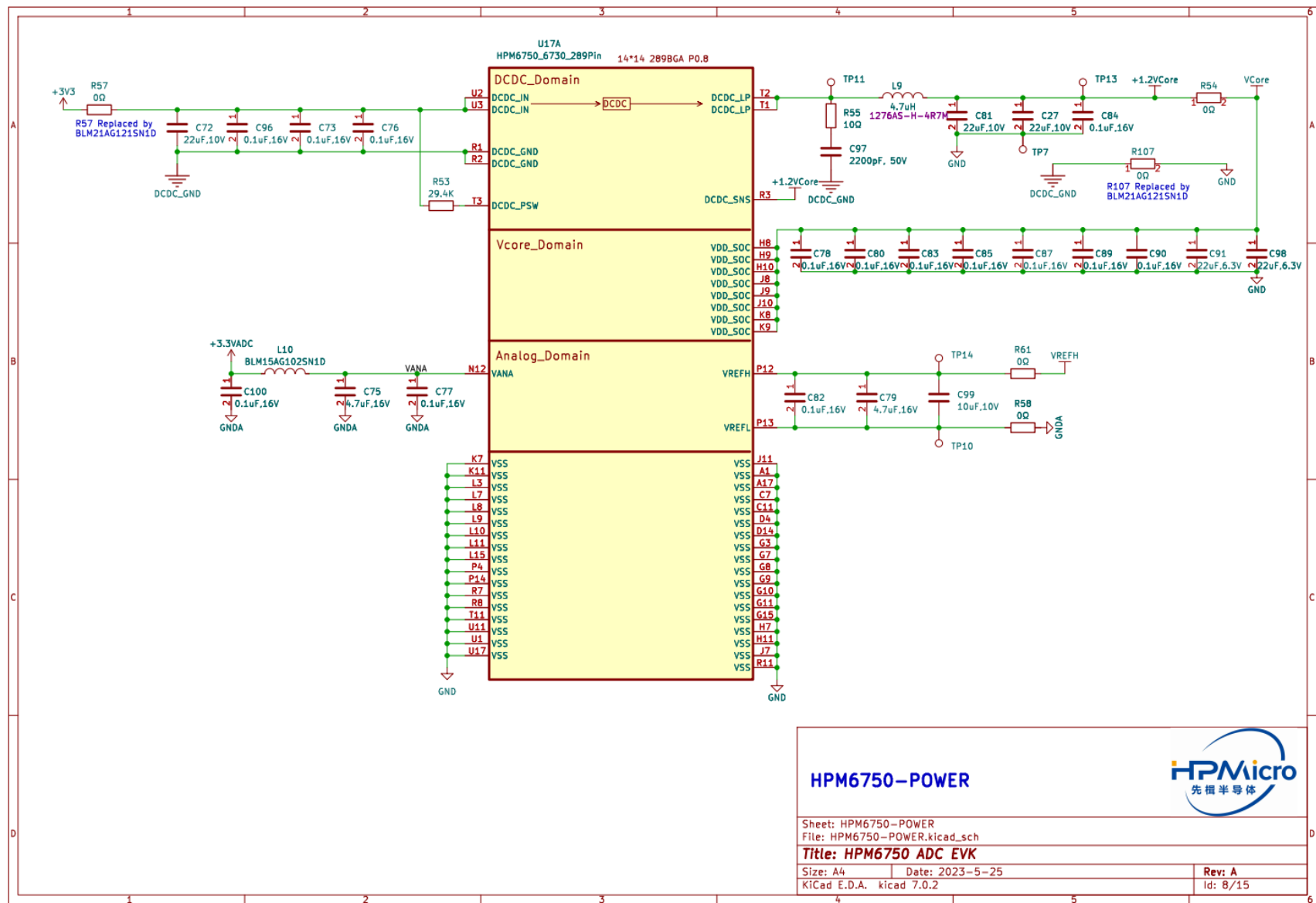
Signal

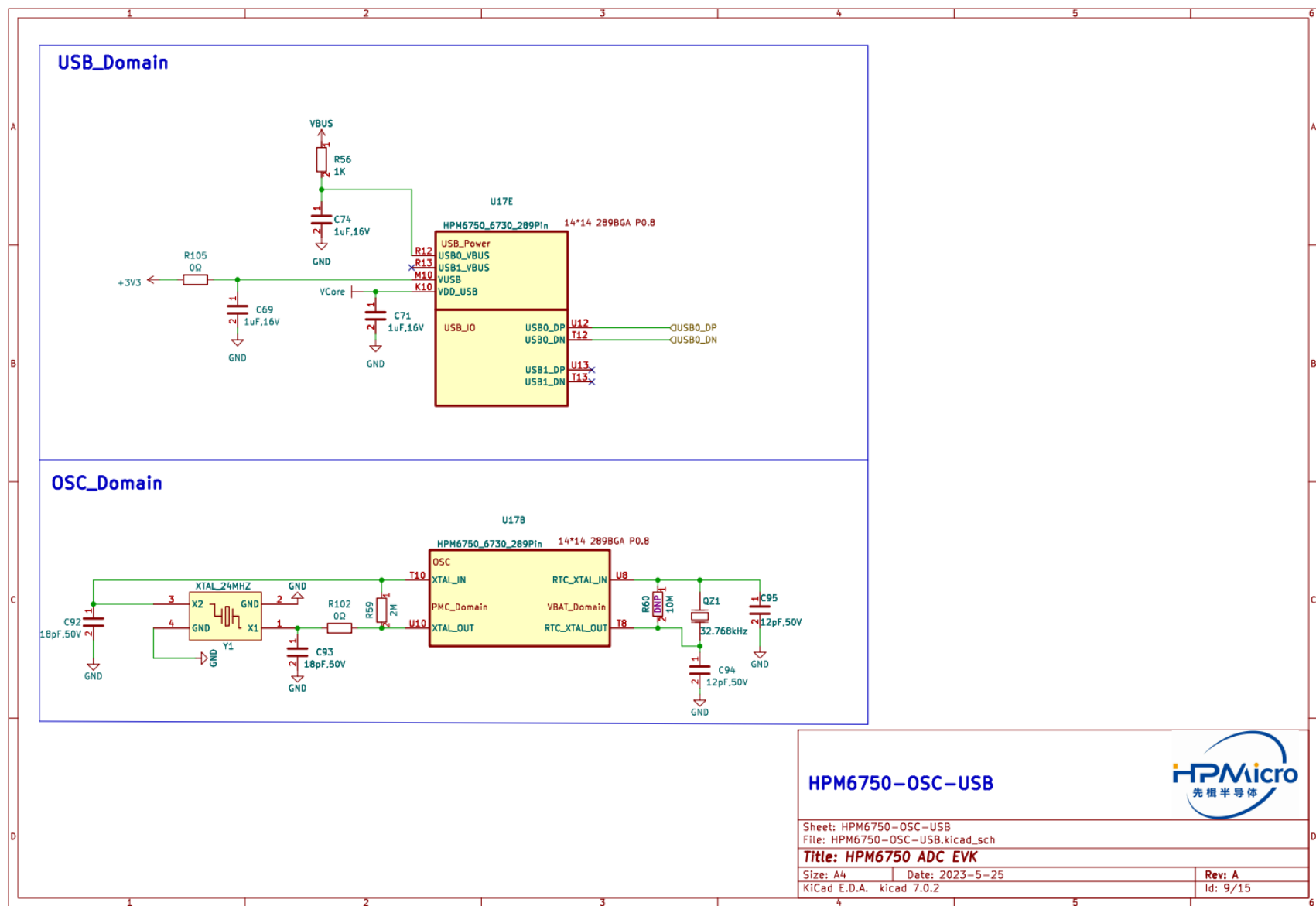


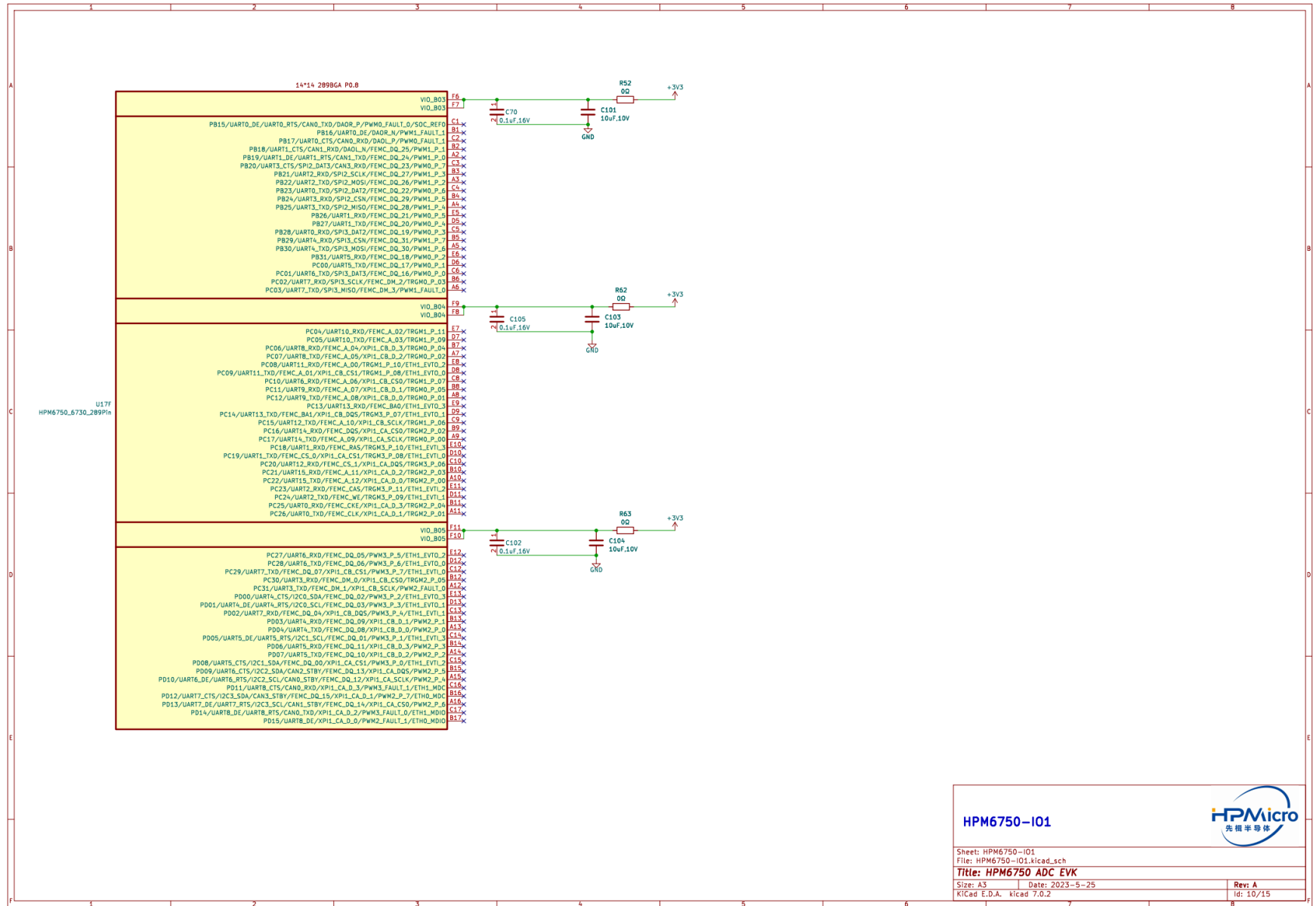
Sheet: Signal
File: Signal.kicad_sch
Title: HPM6750 ADC EVK
Size: A3 Date: 2023-5-25
KICad E.D.A. Kicad 7.0.2

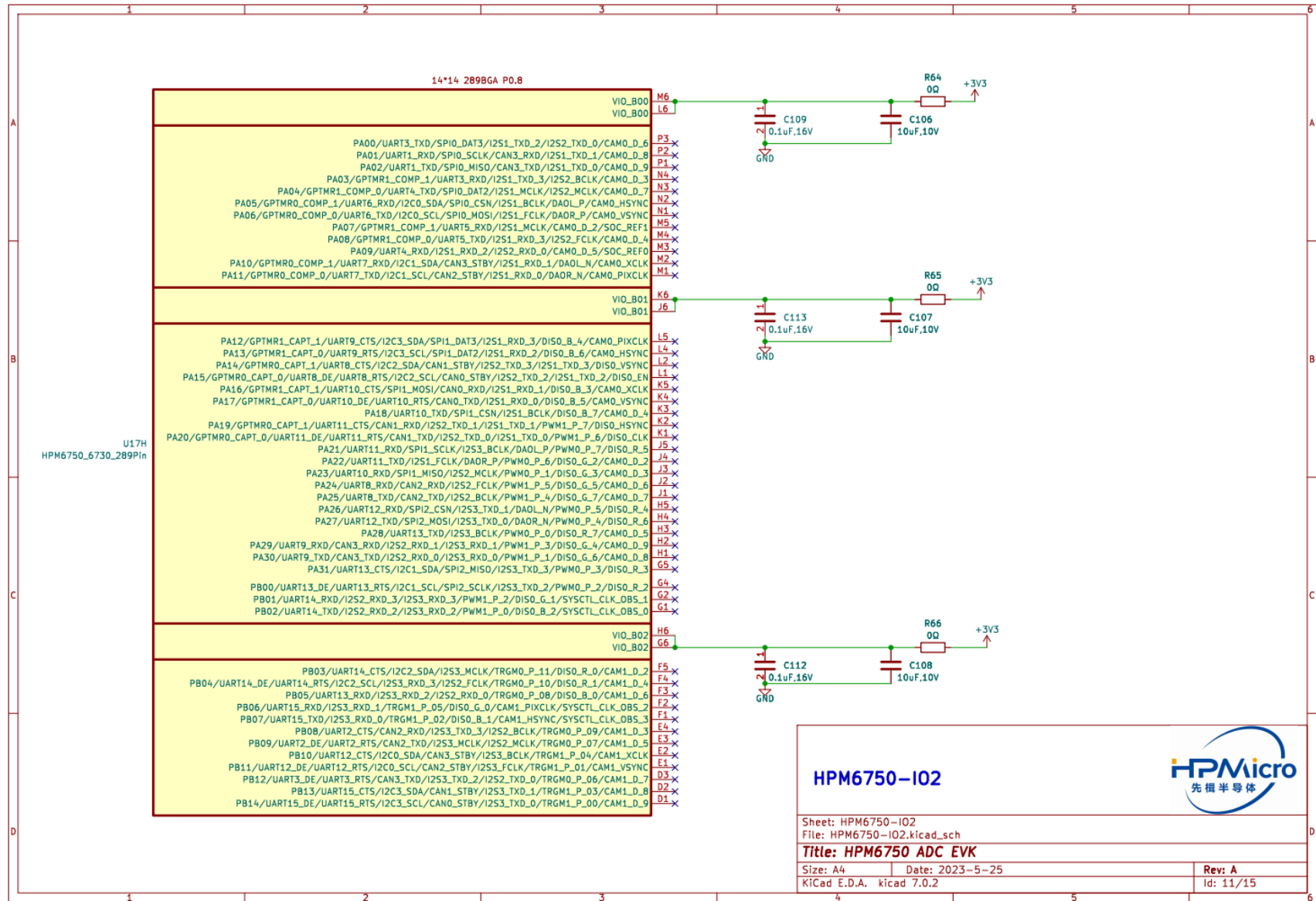
Rev: A
Id: 6/15

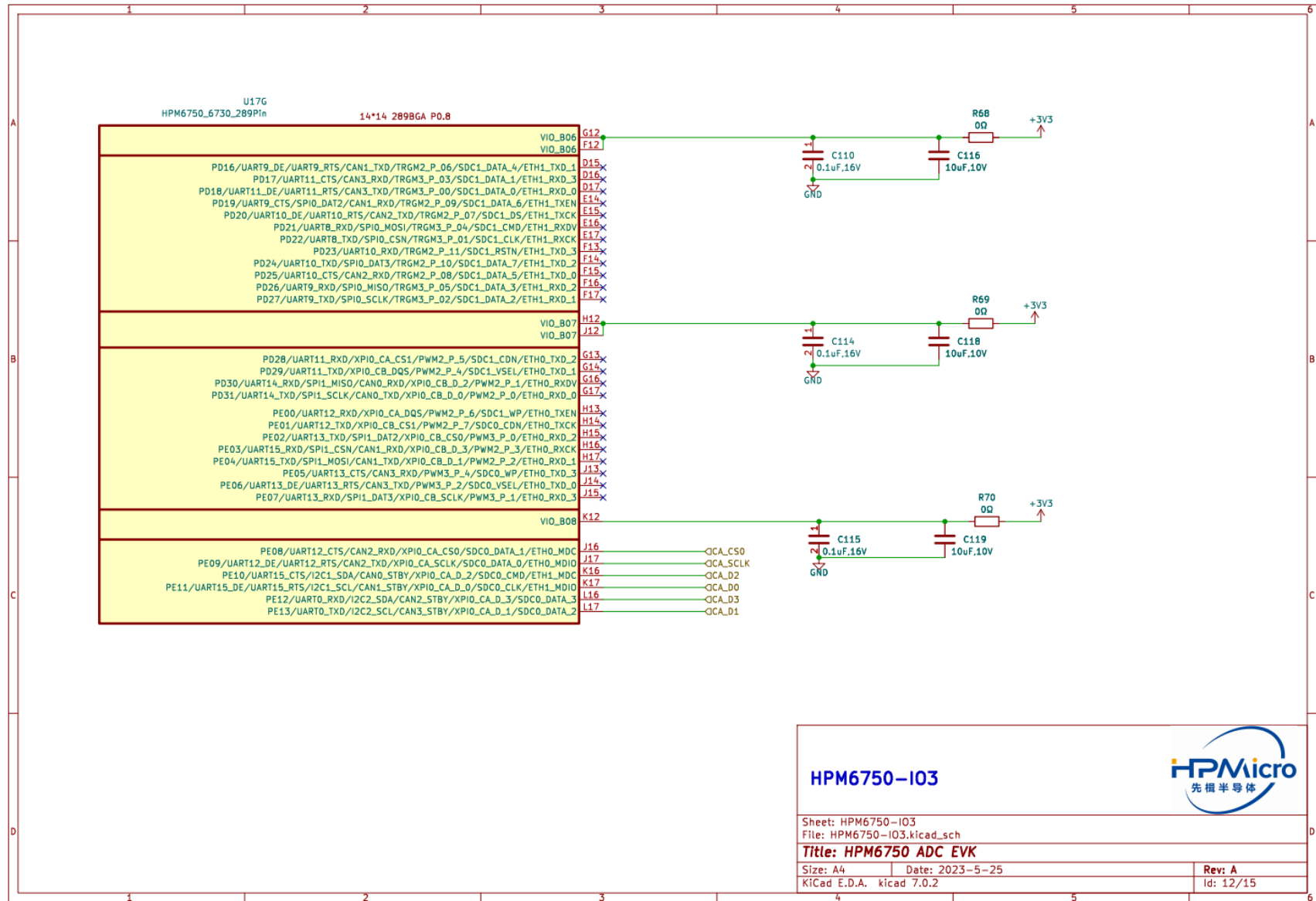


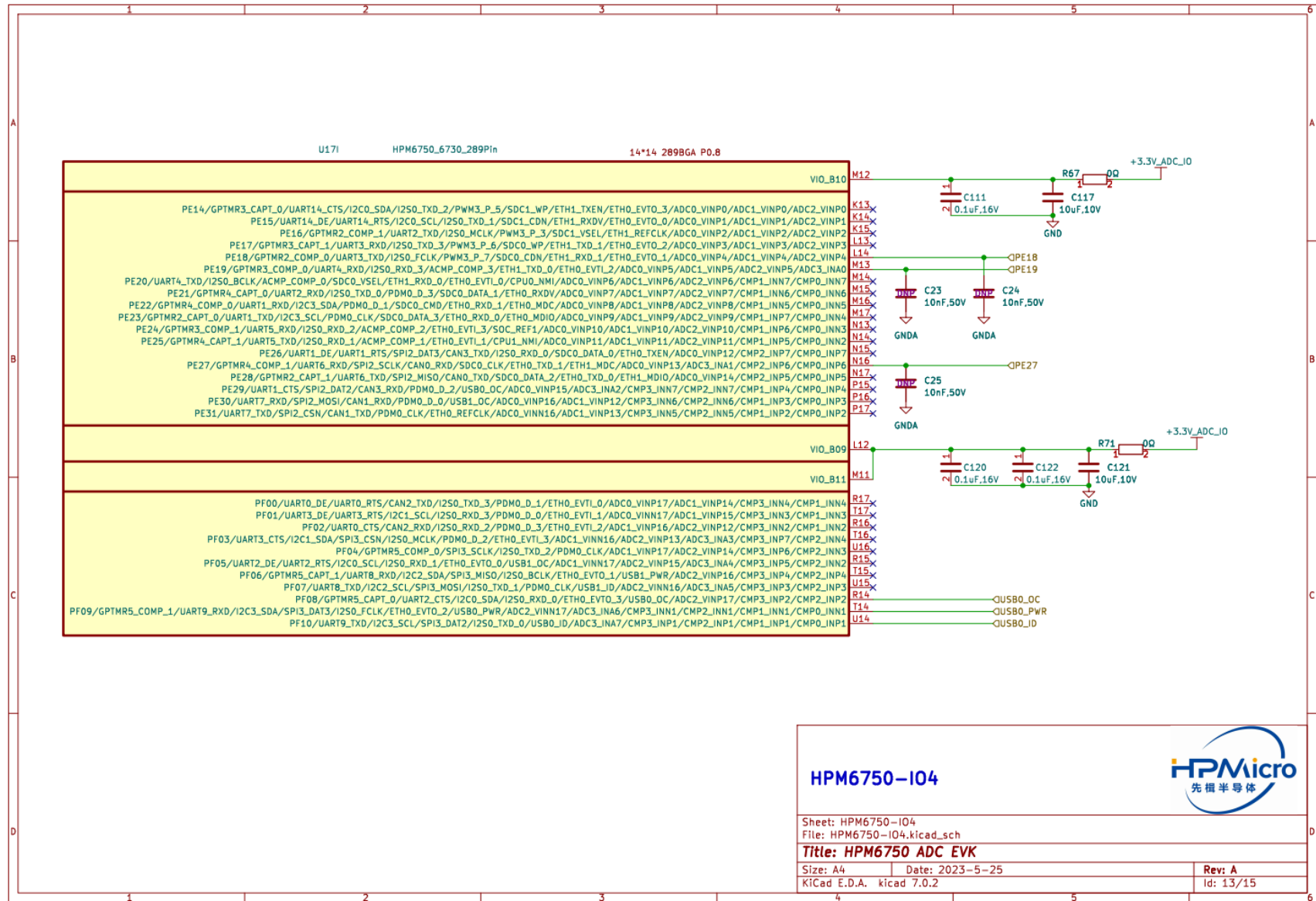


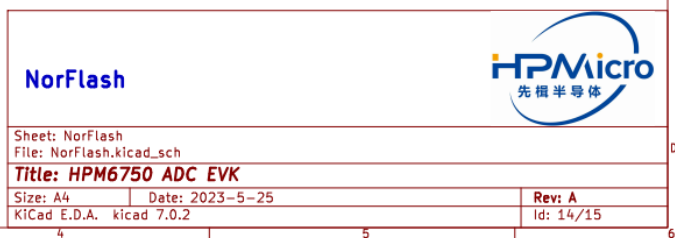


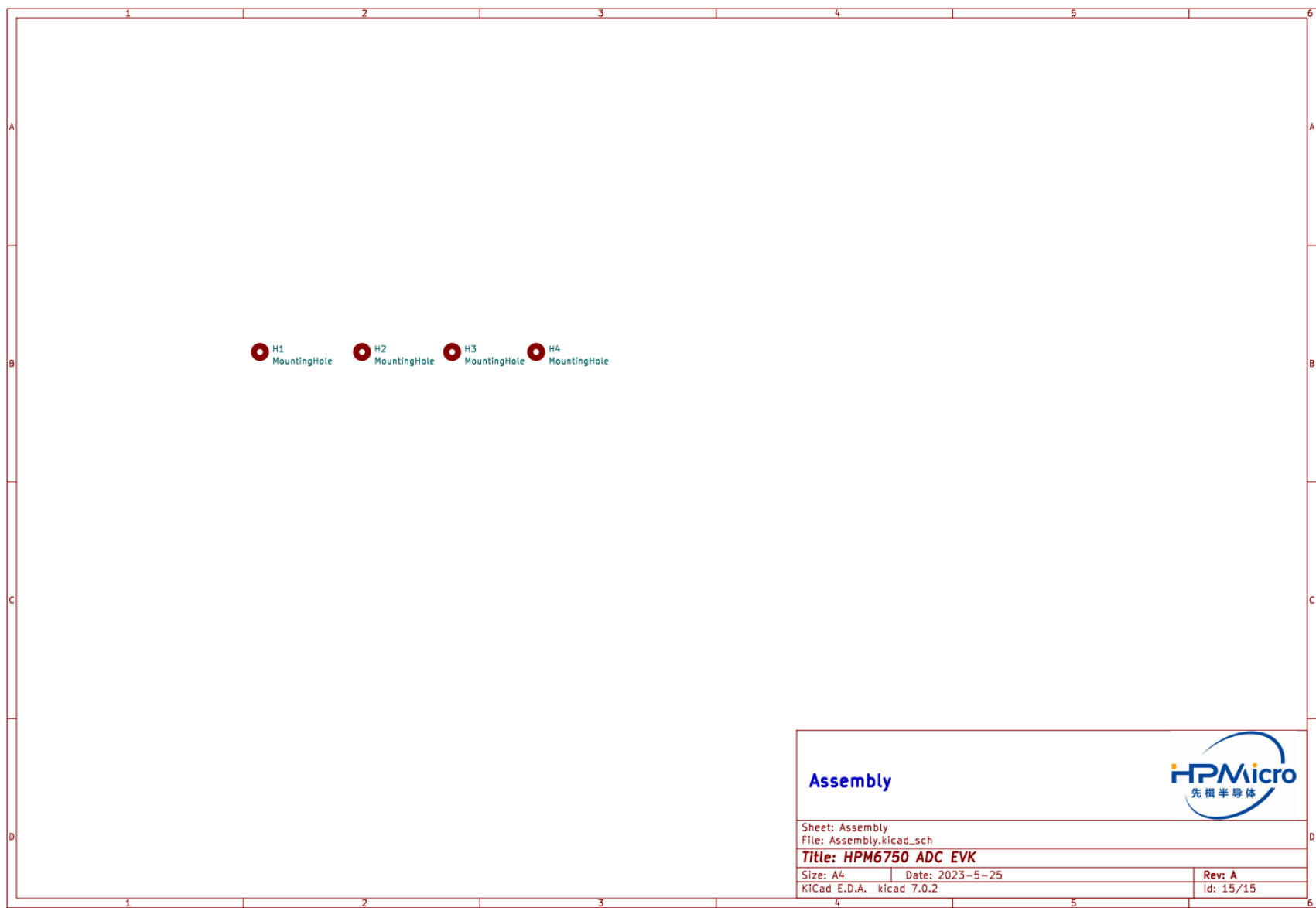




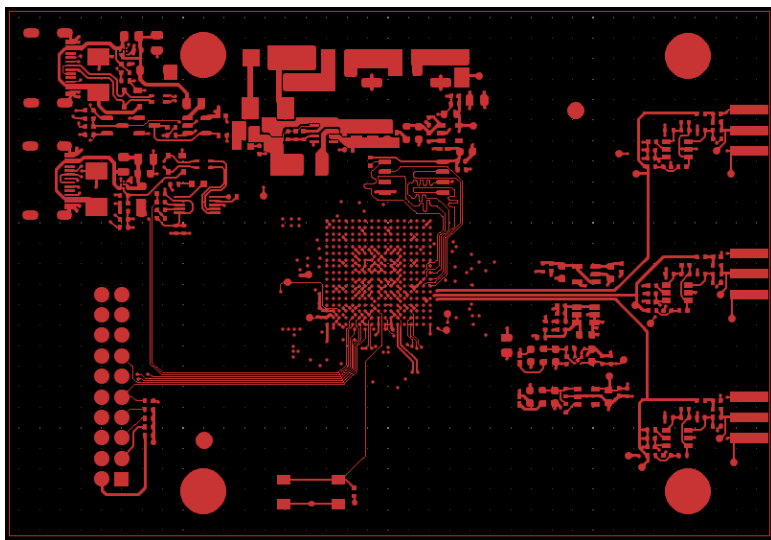




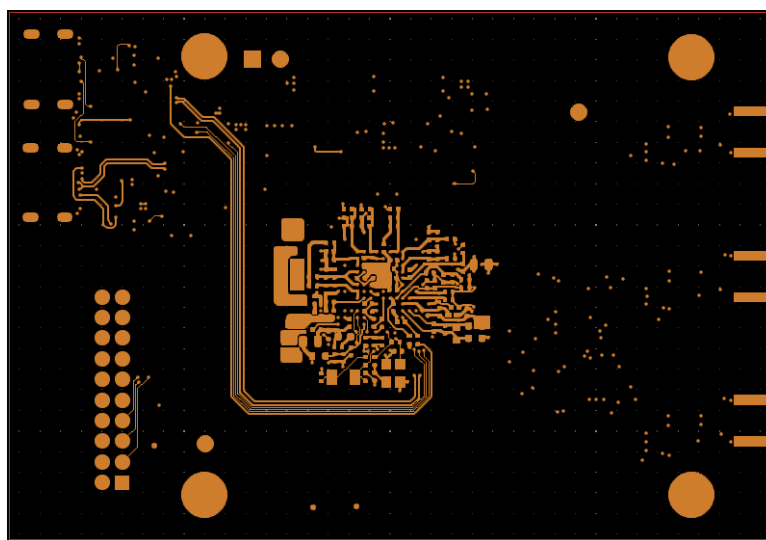




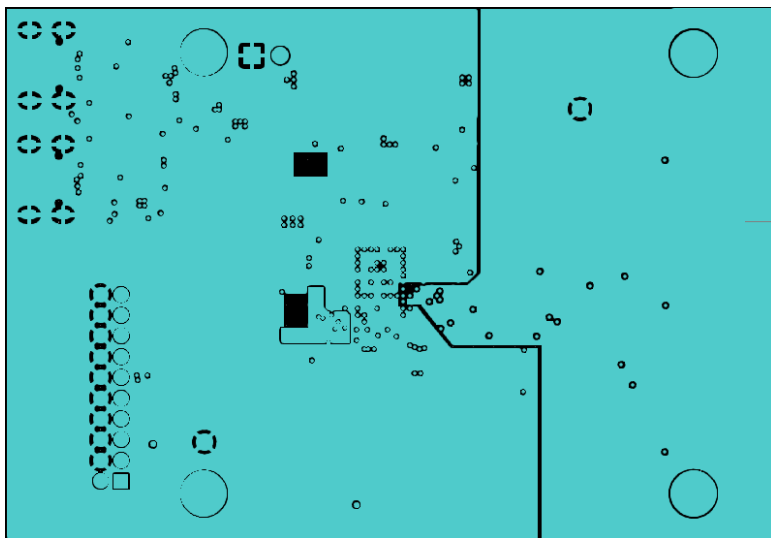
附件二：HPM6750_ADC_EVK PCB Layout



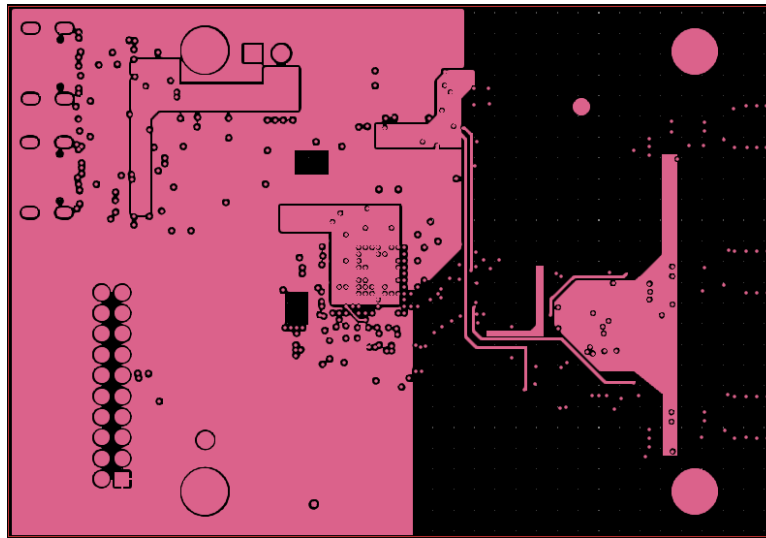
TOP Cu



BOTTOM Cu



INNER1 Cu



INNER2 Cu

